

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-212723

(43)Date of publication of application : 07.08.2001

(51)Int.CI. B23H 9/14  
B23H 9/00

(21)Application number : 2000-152546 (71)Applicant : HODEN SEIMITSU KAKO  
KENKYUSHO LTD  
MITSUBISHI HEAVY IND LTD

(22)Date of filing : 24.05.2000 (72)Inventor : FUTAMURA SHOJI

(30)Priority

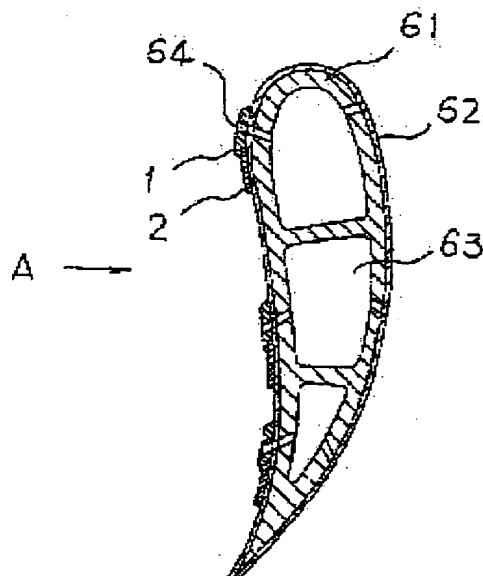
Priority number : 11335539 Priority date : 26.11.1999 Priority country : JP  
11335540 26.11.1999 JP

## (54) ELECTRIC DISCHARGE MACHINING METHOD FOR METAL MEMBER HAVING CERAMIC COATING LAYER

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide an electric discharge machining method capable of smooth and easy machining of a metal member having a ceramic coating layer.

**SOLUTION:** A conductive layer is formed by applying paste containing conductive grain to a machined part in the metal member having the ceramic coating layer and onto the surface of the ceramic coating layer in its vicinity, and a current carrying element constructed of a conductive material and electrically connecting the conductive layer and the metal member together is arranged on the surface of the ceramic coating layer before/after formation of the conductive layer. Then, the conductive layer is dried and hardened, and by means of an electric discharge machining electrode, the conductive layer and the ceramic coating layer are penetrated and at least a part of the metal member is removed.



### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]  
[Patent number]  
[Date of registration]  
[Number of appeal against examiner's decision  
of rejection]  
[Date of requesting appeal against examiner's  
decision of rejection]  
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (J P)

## (12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-212723

(P2001-212723A)

(43)公開日 平成13年8月7日(2001.8.7)

(51)Int.Cl.<sup>7</sup>B 2 3 H 9/14  
9/00

識別記号

F I

B 2 3 H 9/14  
9/00

テマコード(参考)

3 C 0 5 9

Z

審査請求 未請求 請求項の数7 O L (全 7 頁)

(21)出願番号 特願2000-152546(P2000-152546)  
 (22)出願日 平成12年5月24日(2000.5.24)  
 (31)優先権主張番号 特願平11-335539  
 (32)優先日 平成11年11月26日(1999.11.26)  
 (33)優先権主張国 日本(J P)  
 (31)優先権主張番号 特願平11-335540  
 (32)優先日 平成11年11月26日(1999.11.26)  
 (33)優先権主張国 日本(J P)

(71)出願人 000154794  
 株式会社放電精密加工研究所  
 神奈川県厚木市飯山3110番地  
 (74)上記1名の代理人 100074848  
 弁理士 森田 寛(外1名)  
 (71)出願人 000006208  
 三菱重工業株式会社  
 東京都千代田区丸の内二丁目5番1号  
 (74)上記1名の代理人 100074848  
 弁理士 森田 寛  
 (72)発明者 二村 昭二  
 神奈川県厚木市飯山3110番地 株式会社放  
 電精密加工研究所内

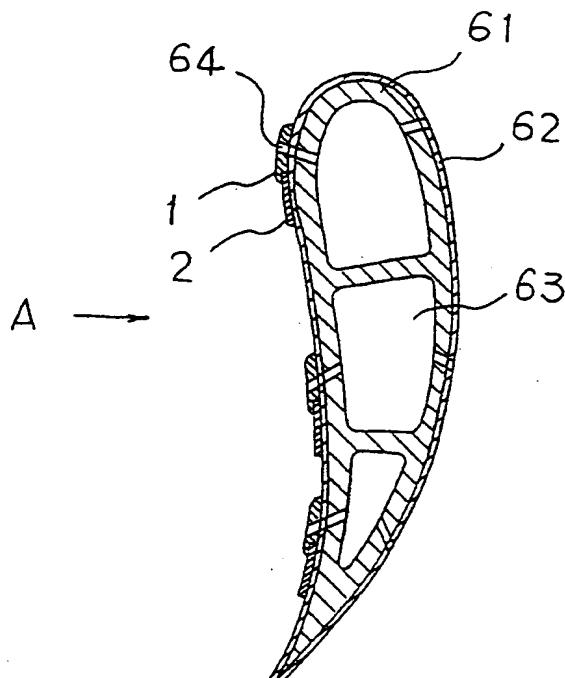
最終頁に続く

(54)【発明の名称】セラミック被覆層を有する金属部材の放電加工方法

## (57)【要約】

【課題】セラミック被覆層を有する金属部材を容易かつ円滑に加工できる放電加工方法を提供する。

【解決手段】セラミック被覆層を有する金属部材の加工部位およびその近傍のセラミック被覆層の表面に導電性粒子を含有するペーストを塗布して導電層を形成すると共に、導電材料からなり前記導電層と前記金属部材とを電気的に接続する通電子を前記導電層の形成の前または後において前記セラミック被覆層の表面に設置し、前記導電層を乾燥固化し、放電加工電極により前記導電層およびセラミック被覆層を貫通して前記金属部材の少なくとも一部を除去する。



## 【特許請求の範囲】

【請求項1】 セラミック被覆層を有する金属部材の加工部位およびその近傍のセラミック被覆層の表面に導電性粒子を含有するペーストを塗布して導電層を形成すると共に、導電材料からなり前記導電層と前記金属部材とを電気的に接続する通電子を前記導電層の形成の前または後において前記セラミック被覆層の表面に設置し、前記導電層を乾燥固化し、放電加工電極により前記導電層およびセラミック被覆層を貫通して前記金属部材の少なくとも一部を除去することを特徴とするセラミック被覆層を有する金属部材の放電加工方法。

【請求項2】 セラミック被覆層を有する金属部材の加工部位およびその近傍のセラミック被覆層の表面に導電性粒子を含有するペーストを塗布して導電層を形成すると共に、この導電層と前記金属部材とを電気的に接続し、導電層およびセラミック被覆層を放電加工する場合の放電開始を検出するしきい値電圧を金属部材を放電加工する場合の放電開始を検出するしきい値電圧より導電層およびセラミック被覆層による電圧降下に相当する分だけ高く設定し、放電加工電極と被加工体である前記導電層、セラミック被覆層および金属部材との間の放電開始を検出してそれ以降所定の時間放電加工電極と前記被加工体との間に放電電圧を印加させ、放電加工電極により前記導電層およびセラミック被覆層を貫通して前記金属部材の少なくとも一部を除去することを特徴とするセラミック被覆層を有する金属部材の放電加工方法。

【請求項3】 放電加工電極が導電層およびセラミック被覆層を貫通した後において、金属部材に対する放電加工条件に設定することを特徴とする請求項2記載のセラミック被覆層を有する金属部材の放電加工方法。

【請求項4】 放電加工電極が導電層およびセラミック被覆層を貫通した後において、放電加工電極と導電層およびセラミック被覆層との間の隙間を金属部材の放電加工の拡大代より大に形成することを特徴とする請求項2記載のセラミック被覆層を有する金属部材の放電加工方法。

【請求項5】 セラミック被覆層がジルコニアまたはジルコニアを含有するセラミックスからなることを特徴とする請求項1ないし4何れかに記載のセラミック被覆層を有する金属部材の放電加工方法。

【請求項6】 導電性粒子がカーボンおよび/またはグラファイトからなることを特徴とする請求項1ないし5何れかに記載のセラミック被覆層を有する金属部材の放電加工方法。

【請求項7】 金属部材が耐熱鋼または耐熱合金からなることを特徴とする請求項1ないし6何れかに記載のセラミック被覆層を有する金属部材の放電加工方法。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 本発明は、放電加工電極と被

加工材との間の放電によって被加工材を加工する放電加工方法に関するものであり、特にセラミック被覆層を有する金属部材の放電加工方法に関するものである。

## 【0002】

【従来の技術】 図8はセラミック被覆層を有する金属部材の例であるガスターピン用のブレードの一例を示す横断面図である。図8において、ブレード61は外表面を高温ガスに曝されるため、例えばNi基合金またはCo基合金のような耐熱合金によって製造されると共に、その表面にセラミック被覆層(遮熱コーティング、The r m a l B a r r i e r C o a t i n g (TBC))62を被着させると共に、内部に空洞63を設け、更に空洞63と連通する冷却孔64を設けて、空洞63から圧縮空気等を噴出し、セラミック被覆層62の表面に冷却フィルムを形成するようにしている。この場合、セラミック被覆層62の厚さ寸法は、例えば0.2～0.7mm、冷却孔64の直径寸法は、例えば1mmに形成される。

【0003】 上記のような冷却孔64を加工する場合、セラミック被覆層62が極めて硬質であるため、通常のドリル加工では、例えば超硬合金からなるドリルを使用しても不可能である。一方、放電加工により上記のような難加工材であるセラミックスを放電加工する方法が提案されている。

【0004】 その一例として、例えば特開昭63-150109号公報に記載されるように、予め加工すべきセラミックスからなる被加工体の表面に導電体層を形成しておき、この導電体層の加工によって生じた加工液中の炭素および導電体層の導電体粉がセラミックスに付着しないし含浸させられて形成された導電層および/または放電によってセラミックスが高温となることによって形成された導電層と、加工電極との間に放電を発生させることにより放電加工を行なうものがある。

【0005】 また他の例としては、例えば特開平8-229740号公報に記載されるように、セラミックスの表面に導電性炭化物を形成できる金属層を設けるか、またはセラミックスの表面に多層の金属層を形成させ、少なくともその1層を導電性炭化物を形成できる金属層とし、最外層を比電気抵抗率の低い金属層として放電加工をするものである。

【0006】 更にセラミック被覆層を有する金属部材に微細な孔を加工する方法が提案されている。その一例として、例えば特開平10-202431号公報に記載されるように、セラミック被覆層の表面に導電性と弾力性を有するカーボンシートを介して導電体を配設し、この導電体の表面にパイプ状の放電加工電極を配設し、放電加工電源の一側を放電加工電極に接続し、+側を導電体と金属部材に接続し、放電加工電極の中空部から加工液を噴射させ、放電加工電極を回転させながら放電加工を行なうものである。

## 【0007】

【発明が解決しようとする課題】しかしながら、前記第1の方法においては、放電加工によって逐次形成されるべきセラミックス中の導電層が不安定であり、放電加工が円滑に進行しないことがあるという問題点がある。

【0008】一方、第2の方法においては、導電性炭化物を形成できる金属として、W、Ti、Zr、Nb、Mo、Ta、Hfの1種または2種以上が望ましいとしているが、これらの金属は比較的高価なものであると共に、これらの金属層は例えば溶射、蒸着、メッキ等の手段によって形成できるものの、金属層をセラミックスの表面に密着するように形成しなければならず、金属層の形成が煩雑であり、かつその形成に長時間を要するという問題点がある。

【0009】更に第3の方法においては、放電加工によって逐次形成されるべきセラミック被覆層中の導電体層が不安定となり易く、放電加工が円滑に進行しないことがあるという問題点がある。すなわち、上記セラミック被覆層中の導電体層は、比較的高抵抗のものであり、この部分における放電電圧の降下があると共に、アーク放電若しくはそれに近い現象が発生するため、放電開始点の検出ができないことも原因していると認められる。

【0010】また放電加工電極を回転させる必要があるため、単一または少数の孔を放電加工する場合はともかくとして、多数の孔を効率よく放電加工する場合には、作業が煩雑となるという問題点もある。

【0011】本発明は、上記従来技術に存在する問題点を解決し、セラミック被覆層を有する金属部材を容易に、かつ円滑に加工できる放電加工方法を提供することを課題とする。

## 【0012】

【課題を解決するための手段】上記の課題を解決するために、第1の発明においては、セラミック被覆層を有する金属部材の加工部位およびその近傍のセラミック被覆層の表面に導電性粒子を含有するペーストを塗布して導電層を形成すると共に、導電材料からなり前記導電層と前記金属部材とを電気的に接続する通電子を前記導電層の形成の前または後において前記セラミック被覆層の表面に設置し、前記導電層を乾燥固化し、放電加工電極により前記導電層およびセラミック被覆層を貫通して前記金属部材の少なくとも一部を除去する、という技術的手段を採用した。

【0013】次に第2の発明においては、セラミック被覆層を有する金属部材の加工部位およびその近傍のセラミック被覆層の表面に導電性粒子を含有するペーストを塗布して導電層を形成すると共に、この導電層と前記金属部材とを電気的に接続し、導電層およびセラミック被覆層を放電加工する場合の放電開始を検出するしきい値電圧を金属部材を放電加工する場合の放電開始を検出するしきい値電圧より導電層およびセラミック被覆層によ

る電圧降下に相当する分だけ高く設定し、放電加工電極と被加工体である前記導電層、セラミック被覆層および金属部材との間の放電開始を検出してそれ以降所定の時間放電加工電極と前記被加工体との間に放電電圧を印加させ、放電加工電極により前記導電層およびセラミック被覆層を貫通して前記金属部材の少なくとも一部を除去する、という技術的手段を採用した。

【0014】本発明においては、放電加工電極が導電層およびセラミック被覆層を貫通した後において、金属部材に対する放電加工条件に設定するようする。

【0015】次に本発明において、放電加工電極が導電層およびセラミック被覆層を貫通した後において、放電加工電極と導電層およびセラミック被覆層との間隙を金属部材の放電加工の拡大倍より大に形成することができる。

【0016】上記の発明において、セラミック被覆層をジルコニアまたはジルコニアを含有するセラミックスによって形成することができる。

【0017】また上記の発明において、導電性粒子をカーボンおよび/またはグラファイトによって形成することができる。

【0018】更に上記の発明において、金属部材を耐熱鋼または耐熱合金によって形成することができる。

## 【0019】

【発明の実施の形態】図1は本発明の実施の形態における被加工物の例を示す横断面図、図2は図1におけるA方向要部矢視図であり、同一部分は前記図8と同一の参考符号で示す。図1および図2において、1は導電層であり、例えばカーボンおよび/またはグラファイトのような導電性粒子を含有するペーストを、加工すべき冷却孔64の直上およびその近傍に塗布して形成される。

【0020】次に2は通電子であり、例えば銅板のような導電金属板により、複数個の櫛歯3を設けて形成し、セラミック被覆層62の表面に固着し、櫛歯3を前記導電層1と接続すると共に、通電子2は例えば図示省略したリード部材を介してブレード61（金属部材）と電気的に接続する。

【0021】なおブレード61は、Ni基合金またはCo基合金のような耐熱合金によって形成し、セラミック被覆層62はジルコニア（ZrO<sub>2</sub>）を溶射等の手段によってブレード61の表面に例えば0.2～0.7mmの厚さに形成されている。この場合、ジルコニアには立方晶の安定な温度領域を広げるために、カルシア（CaO）、マグネシア（MgO）、イットリア（Y<sub>2</sub>O<sub>3</sub>）等の安定化剤を所定量含有させる。

【0022】次に導電層1を構成する導電性粒子としては、金属よりも高電気抵抗を有するカーボン、グラファイト等が望ましく、また侵入型金属炭化物MC（MはTi、Zr、Hf、V、Nb、Ta、Mo、W等）のような導電性炭化物であってもよい。

【0023】本発明の実施の形態においては、グラファイト粉70～80重量%と水その他の液体30～20重量%とを混合したペースト（必要に応じて接着剤を添加）を使用して、セラミック被覆層62の加工部位およびその近傍に厚さ0.3～1.0mmの帯状に塗布し、例えば121℃で3～5時間加熱して乾燥固化させた。

【0024】なお、通電子2は上記導電層1を構成するペーストの塗布前にセラミック被覆層62上に設けて、ペーストによって歯3の部分を埋め込んでもよく、またペーストを塗布後、通電子2の歯3の部分をペーストの上から押し込んでよい。ペーストの乾燥固化によって、導電層1と通電子2の歯部分とは完全に密着して、両者は機械的にも電気的にも完全に接続され得る。

【0025】図3は本発明の実施の形態における放電加工の様子を模式的に示す説明図であり、同一部分は前記図1および図2と同一の参照符号で示す。図3において、4は放電加工電極であり、例えば銅または黄銅により例えば外径0.7mmの管状に形成し、上端部をマニホールド5と接続し、下端部を前記図1および図2のように形成した導電層1と対向させる。そして図示省略した放電加工電源の(+)側を放電加工電極4と接続し、(-)側をブレード61と接続する。なお導電層1とブレード61とは前記のように通電子2（図示せず）を介して電気的に接続してある。

【0026】次にマニホールド5から放電加工電極4の中空部に水またはケロシン等の加工液を噴射せながら、放電加工電極4とブレード61との間に所定の放電電圧を印加して放電加工を行なった（放電加工条件 I<sub>p</sub>=13A、τ<sub>on</sub>=4μsec、τ<sub>off</sub>=40μsec）。

【0027】上記の放電加工により、図3においてまず導電層1に破線にて示されるように冷却孔64が放電加工され、この放電加工によって発生した熱がその下層のセラミック被覆層62に伝播されて加熱され、700～800℃になり、ジルコニアからなるセラミック被覆層62は導電性を持つようになる。従って放電加工電極4が導電層1を貫通した後、引き続きセラミック被覆層62に対して放電加工が行なわれ、このセラミック被覆層の貫通後、更にブレード61が放電加工され、冷却孔64が加工されるのである。

【0028】比較例として、図1および図2における通電子2を除去し、帯状の導電層1の両端部をブレード61の端部と電気的に接続して上記と同様の放電加工を行なった。この結果、両端部の近傍においては放電加工が円滑に進行するものの、中間部、すなわちブレード61との電気的接続点から遠隔の部分においては放電加工が円滑に進行せず、特にセラミック被覆層62において著しいという現象が認められた。

【0029】上記のような非所望な現象が発生する原因としては、導電層1の電気抵抗率が金属のそれと比較し

て大であるため、導電層1における放電加工電圧・電流が適切でなく、このためセラミック被覆層62に伝播される熱もまた不充分であるため、セラミック被覆層62の導電性が不充分であることが考えられる。また導電層1の放電加工が完了した後におけるセラミック被覆層62における放電加工時の放電加工電圧が不充分であるため、いわゆるアーク放電（集中放電）状態が発生していることも考えられる（正常加工の場合より低電圧、大電流であることが認められた）。これに対して、前記のように通電子2を設けたことにより、加工部位の如何に拘らず、放電加工が円滑にかつ均等に進行することが確認されたものであり、通電子2の設置は大いに意義があるものである。

【0030】図4および図5は各々ブレード61およびセラミック被覆層62を放電加工する場合の電圧および電流と時間との関係を示す波形図である。なお図5はブレード61を放電加工する場合と同一条件でセラミック被覆層62を放電加工した場合の好ましくない状態の波形図を示している。図4および図5において、E<sub>0</sub>、E<sub>T</sub>、Eは夫々直流電源の電圧、放電開始を検出するしきい値電圧および放電電圧、I<sub>P</sub>は放電加工電極と被加工体との間に流れる電流ピーク値、τ<sub>on</sub>は電圧パルス幅、τ<sub>off</sub>は休止時間である。

【0031】まず図4において、ブレード61のような金属材料を放電加工する場合には、放電加工電極と被加工体との間に電圧E<sub>0</sub>を印加して放電加工電極と被加工体との間隙を徐々に制御送りによって減少させると、所定の値の位置において放電が開始される。この場合の電圧E<sub>0</sub>は80～100V、Eは20～30V、E<sub>T</sub>は40～50Vであるのが通常である。従って放電開始が検出されて、パルス幅τ<sub>on</sub>に相当する時間内に放電加工が継続され、その後τ<sub>off</sub>時間休止させ、再び電圧E<sub>0</sub>が印加される。なお一般にτ<sub>on</sub>=1～1000μsec、τ<sub>off</sub>=10～1000μsecに設定することができる。上記のような波形が反復して継続する場合は、放電加工が安定して進行していると認められる。

【0032】一方、ブレード61を放電加工する場合と同一条件でセラミック被覆層62を放電加工しようとする場合には、図5に示すように、電源電圧E<sub>0</sub>を印加後、所定の電極間隙値に到達すると放電が開始されるが、この時の放電電圧Eは放電開始を検出するしきい値電圧E<sub>T</sub>よりも大となってしまう。従って放電開始が検出されず、未だ放電が開始しないものとみなされて、例えば放電加工電極は被加工体側に送り続けられ、遂には短絡することになり、パルス幅τ<sub>on</sub>が長くなり、所定の放電加工条件における加工ができないことになる。

【0033】すなわち、セラミック被覆層62は、その直上の導電層1（図3参照）の放電加工により加熱されて導電性が付与されるものの、金属材料と比較すると電気抵抗が大であるため、電圧降下があり、この電圧降下

分が放電電圧 ( $E = 20 \sim 30 V$ ) に付加される。従つて、セラミック被覆層 6 2 を加工する場合には、例えば  $60 V$  のような高電圧 (しきい値電圧  $40 \sim 50 V$  と比較して) を設定しておいて放電加工が行なわれることになる。すなわち、しきい値電圧を  $E_{T'}$  として金属材料に対するしきい値電圧  $E_T$  より、上記セラミック被覆層 6 2 による電圧降下に相当する分だけ高く設定しておいて、放電開始時点を正しく把握させることが必要となる。図 5において、しきい値電圧  $E_{T'}$  を、 $E_0 > E_{T'} > E_T > E$  のように選定すれば、図 4 の場合と同様な形で正常な加工が行なわれてゆくことになる。

【0034】図 6 は本発明の実施の形態におけるトランジスタパルス回路の例を示す要部説明図である。図 6において、1 1 は直流電源であり、例えば交流入力を変圧器を介して降圧して、整流することにより DC  $80 \sim 100 V$  の直流電圧を印加するものである。1 2 はトランジスタであり、直流電源 1 1 からの直流電圧をスイッチングしてパルスを発生するものであり、マイクロ秒単位のオンオフ制御が必要であるため、高周波高出力トランジスタが使用される。

【0035】1 3 は制御回路であり、トランジスタ 1 2 からなるスイッチング回路に、パルス幅、休止時間を指令する発振回路、加工間隙を制御するサーボ回路や、休止時間を延長して定常アークを防止する回路等から構成される。1 7 は電流制限可変抵抗であり、放電加工電極 1 4 と被加工体 1 5との間に流れる電流のピーク値  $I_P$  を設定するものである。1 6 は放電開始検出器であり、放電加工電極 1 4 と被加工体 1 5との間の放電開始時刻を検出するものであり、この信号により前記制御回路 1 3 における  $\tau_{on}$  がスタートする。

【0036】上記のようにして、図 5 におけるしきい値電圧  $E_T$  よりも高いしきい値電圧  $E_{T'}$  が設定されるから、放電加工電極 1 4 と被加工体 1 5との間の放電開始が正確に検出され、パルス幅 ( $\tau_{on}$ ) が所定の値に保持されて正常な放電加工が行なわれる所以である。このようにして、図 3 におけるセラミック被覆層 6 2 を放電加工電極 4 が貫通した後においては、ブレード 6 1、すなわち金属部材に対する放電加工条件に設定されて、引続き放電加工が継続されるのである。

【0037】図 7 は本発明の実施の形態における放電加工の態様を模式的に示す説明図であり、同一部分は前記図 3 と同一の参照符号にて示す。図 7において、放電加工電極 4 が導電層 1 およびセラミック被覆層 6 2 に対して放電加工を行ない、かつこれらを貫通すると、引続きブレード 6 1 に対して放電加工を行なうのであるが、この場合には若干の工夫を要するのである。

【0038】導電層 1 およびセラミック被覆層 6 2 に対する放電加工条件と、ブレード 6 1 に対する放電加工条件とが異なるため、導電層 1 およびセラミック被覆層 6 2 を放電加工電極 4 が貫通した後は、しきい値電圧  $E_T'$

をしきい値電圧  $E_{T'}$  に変更することを含めて放電加工条件を変更する必要があるが、この場合単純に放電加工条件を変更すると下記のような非所望な現象が発生するのである。

【0039】まず、導電層 1 およびセラミック被覆層 6 2 に対しては、例えば放電加工条件は  $I_P = 40 A$ ,  $\tau_{on} = 10 \mu sec$  であり、この場合放電加工電極 4 と冷却孔 6 4との間の加工拡大代  $\delta_1$  は、例えば  $0.05 \sim 0.1 mm$  である。一方、ブレード 6 1 に対する放電加工条件は、例えば  $I_P = 20 A$ ,  $\tau_{on} = 100 \mu sec$  として、放電加工電極 4 の消耗を抑制している。この場合の放電加工電極 4 と冷却孔 6 4との間の加工拡大代  $\delta_2$  は  $0.2 \sim 0.3 mm$  である。

【0040】従つて、放電加工電極 4 が導電層 1 およびセラミック被覆層 6 2 を貫通後において、放電加工条件を直ちにブレード 6 1 のそれに変更すると、図 7 に示す状態において放電加工電極 4 の側面と導電層 1 およびセラミック被覆層 6 2 との間において更に放電加工が行なわれることになる。この場合の放電加工条件はブレード 6 1 に対するものであり、導電層 1 およびセラミック被覆層 6 2 に対するものより厳しいものであり、特にセラミック被覆層 6 2 にクラックが発生したり、アーク放電に移行する懸念が大である。

【0041】そこで本発明においては、図 7 における状態で予め導電層 1 およびセラミック被覆層 6 2 に対する放電加工条件により、これらに対して揺動加工を行ない、放電加工電極 4 の周囲に拡大代  $\delta_2$  またはそれ以上に相当する間隙を形成するのである。この場合の揺動加工は、放電加工電極 4 と被加工体である上記の層との間に相当移動を行なわせればよく、必ずしも放電加工電極 4 のみを揺動させるものには限定されない。また、上記揺動加工に代えて、放電加工電極 4 をより小径のものと交換してもよい。

【0042】上記のようにして、導電層 1 およびセラミック被覆層 6 2 との間に、ブレード 6 1 に対する放電加工条件によって形成されるべき加工拡大代  $\delta_2$  を形成した後、放電加工条件を変更してブレード 6 1 に対して放電加工を行なえば、導電層 1 およびセラミック被覆層 6 2 に何等の悪影響を与えることなく、ブレード 6 1 に冷却孔 6 4 を形成することができる。

【0043】上記の実施の形態においては、通電子 2 を櫛歯状に形成した例について記述したが、これに限らず他の形状のものであってもよく、要するに導電層 1 に所定の放電加工電圧を、その位置に拘らず均等に印加できるものであればよい。

【0044】またセラミック被覆層 6 2 を形成するセラミックスとしては、導電層 1 の放電加工による発熱の伝播によって加熱されて導電性が付与されるジルコニアまたはジルコニアを含有するセラミックスが望ましいが、他の絶縁性セラミックスであってもよい。このよう

な絶縁性セラミックスの場合には、導電層1の放電加工によって発生した炭化物の付着堆積ないし含浸によって絶縁性セラミックスの表面に導電体層が形成されて放電加工が進行するのである。

#### 【0045】

【発明の効果】本発明は、以上記述のような構成および作用であるから、下記のような効果を奏すことができる。

(1) 加工部位およびその近傍に設けるべき導電層は、導電性粒子を含有するペーストの塗布によって形成されるため、被加工材の表面が非平面のものまたは複雑な形状を呈するものであっても、容易かつ精度よく形成し得ると共に、その厚さ寸法も任意に設定できる。

(2) 通電子によって導電層と金属部材とを電気的に接続して放電加工を行なうものであるため、加工部位の如何に拘らず、所定の放電加工電圧が均等に印加され、放電加工が円滑に進行し、高精度の加工が可能である。

【0046】(3) 導電層およびセラミック被覆層を放電加工する場合の放電開始を検出するしきい値電圧を、金属部材を放電加工する場合の放電開始を検出するしきい値電圧より、導電層およびセラミック被覆層による電圧降下に相当する分だけ高く設定することにより、放電開始を正確に検出することができ、導電層およびセラミック被覆層、特に後者の放電加工を安定した状態でかつ円滑に行なうことができる。

【0047】(4) セラミック被覆層の放電加工完了後において、放電加工電極と導電層およびセラミック被覆

層との間の間隙を、金属部材の放電加工の拡大代より大に形成することにより、セラミック被覆層に対する非所望な余剰の放電加工が行なわれるのを防止し、セラミック被覆層にクラックその他の損傷を与えるのを防止すると共に、金属部材に対する放電加工を円滑に継続することができる。

#### 【図面の簡単な説明】

【図1】本発明の実施の形態における被加工物の例を示す横断面図である。

【図2】図1におけるA方向要部矢視図である。

【図3】本発明の実施の形態における放電加工の様式を模式的に示す説明図である。

【図4】ブレード61を放電加工する場合の電圧および電流と時間との関係を示す波形図である。

【図5】セラミック被覆層62を放電加工する場合の電圧および電流と時間との関係を示す波形図である。

【図6】本発明の実施の形態におけるトランジスタパルス回路の例を示す要部説明図である。

【図7】本発明の実施の形態における放電加工の様式を模式的に示す説明図である。

【図8】セラミック被覆層を有する金属部材の例であるガスターイン用のブレードの一例を示す横断面図である。

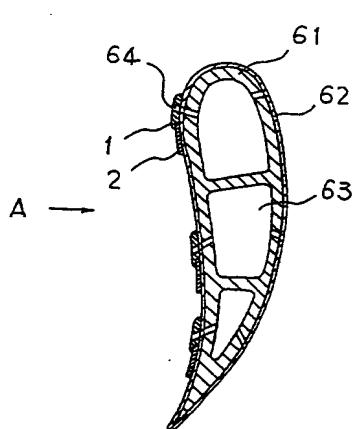
#### 【符号の説明】

1 導電層

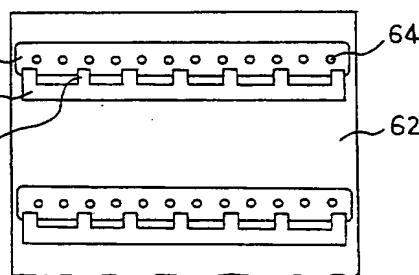
4 放電加工電極

62 セラミック被覆層

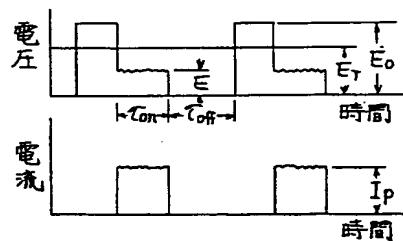
【図1】



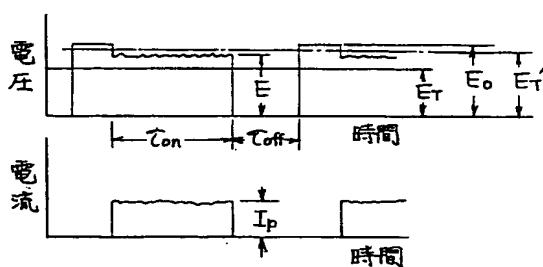
【図2】



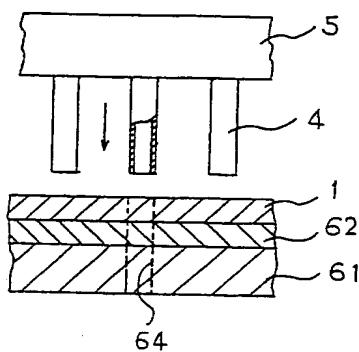
【図4】



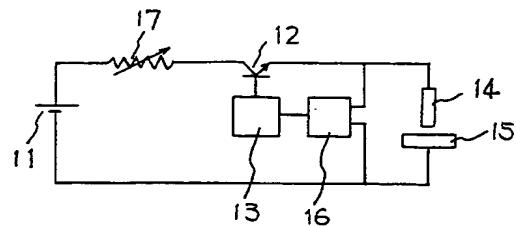
【図5】



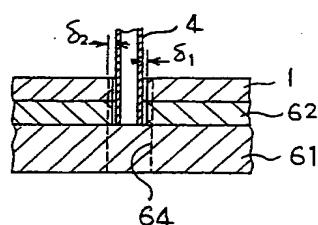
【図3】



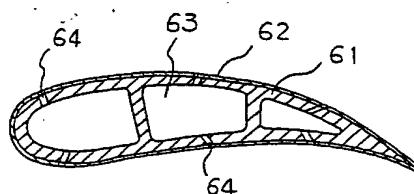
【図6】



【図7】



【図8】



フロントページの続き

Fターム(参考) 3C059 AA01 AB03 DA03 EA01 EA02  
ED04 HA02 HA14

**THIS PAGE BLANK (USPTO)**